

SEMINARIO

The CHIP SHORTAGE *a global emergency*

Relatore:

Prof. Ing. Salvatore Pennisi, PhD

Presidente Corso di Laurea in Electronic Engineering, Università di Catania

Fellow IEEE

Vicepresidente AEIT sez. di Catania

ABSTRACT:

Il seminario affronta una delle emergenze globali che sta attanagliando le economie industrializzate dell'intero pianeta: la mancanza di circuiti integrati.

Dopo avere illustrato l'ecosistema delle compagnie che si occupano di semiconduttori, vengono investigate le ragioni dell'attuale crisi e i principali effetti.

La reazione dei governi e delle fonderie sono inoltre analizzate in dettaglio assieme ai possibili rimedi per potere mitigare gli effetti del verificarsi di future simili evenienze.

Catania 14 aprile 2022, ore 17.30

Aula Magna Polo Tecnologico DIEEI, Via S. Sofia 102

AEIT Catania c/o Dipartimento di Ingegneria Elettrica, Elettronica e Informatica Università di Catania, V.le Andrea Doria, 6 - 95125 Catania
Tel. 095 7382337; Fax. 095 330793; email: aeit@diees.unict.it; Internet: <http://www.aeit.diees.unict.it>

